

inrevium

XILINX.  
VIRTEX 6

ザイリクス社のターゲット デザイン プラットフォーム に準拠した

Virtex®-6 FPGA搭載のPCI Express Gen2に対応 広帯域・高速インタフェース評価プラットフォーム

## 概要

### 付加価値の高い革新的なデジタルテレビの設計をより簡易化する

次世代テレビやMFPなどの高画質エンジンの開発やハイパフォーマンスコンピューティングなどの高速演算処理に最適な評価プラットフォームです。業界最先端の大容量Virtex-6 LXT FPGAやVirtex-6 SXT FPGAファミリを搭載しており、PCI Express® Gen2 8レーン対応や高速メモリインタフェース1,066 Mbps DDR3 SDRAM SO-DIMM 2系統を標準装備することにより、広帯域・高速なデータ転送の評価が可能です。

FPGAメザニンカード (FMC) \*1コネクタを採用することで、様々なインタフェースへの柔軟な対応や将来のアップグレードをサポートします。さらに付属のリファレンスデザインを併せて使用することにより、FPGA設計や高性能なPCI Expressアプリケーション、アプリケーションソフトにかかる開発工数を大幅に低減でき、最終製品の早期市場投入を可能とします。

\*1 FPGA メザニン カード (FMC) は VITA の仕様です。



表



裏

## 特長 / 製品内容

搭載FPGA : Virtex-6 LX240T/ 365T/ 550T/ SX475T-2FFG1759 デバイス

### コンフィギュレーション

- micro SDカードからのコンフィギュレーション

- オンボードNANDフラッシュによる高速コンフィギュレーション

Rocket I/O GTXトランシーバ

- PCI Express x8 (Gen2対応)

- FMC HPCコネクタ : Virtex-6 LX240T/LX365T FPGA (8レーン)

:Virtex-6 LX550T / SX475T FPGA (10レーン)

- FMC LPC コネクタ - Virtex-6 LX550T/SX475T FPGA (1レーン)

(注: すべての HPC ピンおよびLPC ピンが FPGA に接続されているわけではありません)

搭載メモリ

- DDR3 SDRAM SO-DIMM コネクタx2

(1Gbyte のSO-DIMMモジュール挿入済み)

インタフェース

- MMCXクロック入力

- SPIフラッシュ (128Mbit)

- 外部PLL

- RS-232(UART)

- I2C

FMC用コネクタ: x3

- HPC(High Pin Count) x2

- LPC(Low Pin Count) x1

(Virtex-6 LX550T / SX475T FPGA のみ使用可能)

プッシュボタンスイッチ x4 LED x8

ディップスイッチ x8 汎用ピンヘッダ 20ピン 電源

付属リファレンスデザイン\*2

- 高速DDR3 SDRAM SO-DIMMインタフェースデザイン(Verilog HDL)

- PCI Express DMAデザイン(Verilog HDL)

ユーザーガイド、回路図\*2 \*2 Webよりダウンロード



## Ordering Information

品名

型番

Virtex-6 FPGA 搭載 大規模PCI Express Gen2 対応  
開発評価プラットフォーム

TB-6V- LX240T -PCIEXP  
( LX365T/LX550T/SX475T)

\*本パンフレットに記載された会社名または製品名、サービス名は各社の商標または登録商標です。記載された内容・仕様は予告無く変更される場合があります。

\*本パンフレットに記載されている評価ボードを他製品を組み合わせて、または製品に組込んで使用される 二次製品、三次製品等について 第三者との間に特許や知財などの紛争が発生した場合には責任を負いかねます。

TEL 東京エレクトロン デバイス株式会社

PLDソリューション部  
〒221-0056 神奈川県横浜市神奈川区金港町1番地4  
TEL:045-443-4034 FAX:045-443-4058  
URL: http://ppg.teldevice.co.jp/