

- ① uSDAdapter02は、Dipスイッチの設定により、micro SDカードソケットより、SDCONF シリーズに搭載されている FPGA の JTAG ポートにアクセスすることや、JTAG インタフェース対応 SDCONF シリーズにおいて、SDCONF をバイパスして、ターゲット FPGA の JTAG ポートに直接接続することが可能です。(Target FPGA JTAG モードは JTAG インタフェース版に限る)

uSD Adapter Pin description

Pin No.	外部引き出しモード		SDCONF JTAG モード		Target FPGA JTAG モード		Function
	DipSW(1,2,3,4)= (OFF,OFF,OFF,OFF)		DipSW(1,2,3,4)= (OFF,ON,OFF,OFF)		DipSW(1,2,3,4)= (OFF,OFF,ON,OFF)		
	Signal name	Dir	Signal name	Dir	Signal name	Dir	
1	DAT2	IO	SDCONF_TMS	I	Target FPGA_TMS	I	
2	CD/DAT3	IO	Pull down	N.C	Pull down	N.C	
3	CMD	IO	SDCONF_TDI	I	Target FPGA_TDI	I	
4	VDD(3.3V)	P	VDD(3.3V)	P	VDD(3.3V)	P	
5	CLK	O	SDCONF_TCK	I	Target FPGA_TCK	I	
6	VSS	P	VSS	P	VSS	P	
7	DAT0	IO	Pull down	N.C	Pull down	N.C	
8	DAT1	IO	SDCONF_TDO	O	Target FPGA_TDO	O	

